

الجمهورية الجزائرية الديمقراطية الشعبية

REPUBLIQUE ALGERIENNE DEMOCRATIQUE ET POPULAIRE

Ministère de l'Enseignement Supérieur

et de la Recherche Scientifique

UNIVERSITE BLIDA 1



جامعة البليدة 1

كلية التكنولوجيا

قسم الآلية والإلكتروني

Faculté de Technologie

Département d'Automatique et Electrotechnique

# EMPLOI DU TEMPS

---

**MASTER2**

**1<sup>er</sup> SEMESTRE**

**DEPARTEMENT D'AUTOMATIQUE ET ELECTROTECHNIQUE**Année 2023/2024

**NIVEAU : MASTER 2/FILIERE : AUTOMATIQUE**

**SPECIALITE : Automatique et informatique industrielle**

**Emploi du temps semestre (3)**

	8h00 -9h30	9h40- 11h 10	11h20 - 12h50	13h00- 14h30	14h40- 16h10	16h20-17h50
<b>Samedi</b>	Cours VI Namane EAD	Cours BT Benblidia. EAD				
<b>Dimanche</b>	Cours SED Kaoula Salle 240/Pav26	TD SED Kaoula Salle 240/Pav26				
<b>Lundi</b>	Cours CRM Benselama Salle 240/Pav26	TD CRM Benselama Salle 240/Pav26	Cours FPGA/ VHDL Hebib Salle 240/Pav26	TD FPGA/ VHDL Hebib Salle 240/Pav26		
<b>Mardi</b>	TP SI Bennila labo 201/pav26	TP FPGA/ VHDL Hebib Labo 7/pav15	Cours CA Bennila Salle 240/Pav26	Cours CA Bennila Salle 240/Pav26		Cours RDCM Regueig EAD
<b>Mercredi</b>	TP CA Bennila Labo208/pav26		Cours SI Bennila Salle 102(A)/pav26 AII+AA	TD CA Bennila Salle 240/pav26	TP CRM Benselama Labo 10/pav15	
<b>Jeudi</b>						

**CA:** Commande avancée; **CRM** : Commande de robots de manipulation; **SED** : Systèmes à évènements discrets; **FPGA** : FPGA et programmation VHDL, **SI** : Supervision industrielle; **VI** : Vision intelligente; **BT** : Biotechnologie; **RDCM** : Recherche documentaire et conception de mémoire;